



輔仁大學 104 學年度電機工程學系 學術演講

講員：**阮聖彰 教授**

國立臺灣科技大學電子系特聘教授
兼應用科技研究所所長

Implementation of a Sparse Matrix-Vector
Multiplication: A Low Communication
Checkboard Mapping Method based on
Network-on-Chip Architecture

時間：105 年 3 月 30 日（星期三）

下午 1：40～3：30

地點：聖言樓一樓 SF132 教室

歡迎踴躍參加！